PATENT ABSTRACTS OF JAPAN

(11)Publication number:

61-201426

(43) Date of publication of application: 06.09.1986

(51)Int.CI.

H01L 21/30 G03F 7/16

(21)Application number: 60-042461

(71)Applicant : SONY CORP

(22)Date of filing:

04.03.1985

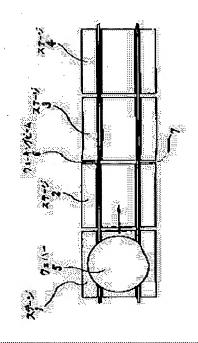
(72)Inventor: IKEDA RIKIO

KOYATA SAKUO

(54) BAKING OF PHOTORESIST

(57)Abstract:

PURPOSE: To improve heat resistance without deforming a photoresist by heating the photoresist at the temperature increased step by step. CONSTITUTION: Four stages 1W4, whose temperatures can be varied independently from each other, and socalled walking beams 6 and 7 for transferring a wafer 5 are provided in a hot plate oven. In this oven, at first the wafer 5 is transferred to the stage 1 by the walking beams 6 and 7 and baked at the stage 1 for a predetermined period. Then the wafer 5 is transferred to the stage 2 by the walking beams 6 and 7 and baked at the stage 2 for a predetermined period. By repeating this process until the wafer 5 is transferred to the stage 4,



LEGAL STATUS

[Date of request for examination]

the photoresist is baked in four steps.

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

BEST AVAILABLE COPY

⑩ 日本国特許庁(JP)

⑪特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭61-201426

@Int_C1.1

識別記号

庁内整理番号

❸公開 昭和61年(1986)9月6日

H 01 L 21/30 G 03 F 7/16 7376-5F 7124-2H

審査請求 未請求 発明の数 1 (全4頁)

図発明の名称

フォトレジストのペーキング方法

②特 願 昭60-42461

②出 願 昭60(1985)3月4日

⑪発 明 者 池 田 利 喜 夫 ⑫発 明 者 小 谷 田 作 夫

東京都品川区北品川6丁目7番35号 ソニー株式会社内東京都品川区北品川6丁目7番35号 ソニー株式会社内

⑫発 明 者 小 谷 田 作 夫 ⑪出 願 人 ソニー株式会社

東京都品川区北品川6丁目7番35号

砂代 理 人 弁理士 土 屋 勝 :

外1名

明 細 智

1. 発明の名称

フォトレジヌトのベーキング方法

2. 特許請求の範囲・...

段階的に温度を高くしてフォトレジストを加熱 するようにしたことを特徴とするフォトレジスト のベーキング方法。

3. 発明の詳細な説明

(産業上の利用分野)

本発明はフォトレジストのベーキング方法に関するものであって、フォトリソグラフィー工程におけるフォトレジストのポストベークに適用して 最適なものである。

(発明の概要)

本発明は、フォトレジストのペーキング方法に おいて、段階的に温度を高くしてフォトレジスト を加熱することにより、フォトレジストの耐熱性 を向上させることができるようにしたものである。

(従来の技術)

従来、半導体製造工程のフォトリソグラフィー 工程におけるフォトレジストのポストペーク(露 光後加熱乾燥)は、N。循環式のペーク炉、すな わちコンベクション・オーブンにより行われてい た。しかしながら、このコンベクション・オーブ ンは、スループットが低いとか温度制御性が悪い とかの欠点があり、あまり好ましいものではなか った。

上述のような欠点を是正したベーク炉として、近年ホットプレート・オープンが用いられている。このホットプレート・オープンにおいては、所定温度に加熱した金属板の上にウエハーを置いてフォトレジストのポストベークを行う。この方法によれば、スループットや温度制御性が良好であり、インライン自動化も容易である。しかしながら、本発明者等の実験結果によれば、この方法により

BEST AVAILABLE COPY

特開昭61-201426 (2)

ポストベークを行った場合には、ウェハーが急激に加熱されるため、コンベクション・オープンと同一温度でベークを行った場合においいて、フォトのだれ等の形状を化が生じ易いると、トロンストのであくすることができず、このライをであることができないので、このライをであることができないのではいって、エッチング時に発生しまった。

(発明が解決しようとする問題点)

本発明は、上述の問題にかんがみ、従来のフォトレジストのベーキング方法が有する上述のような欠点を是正したフォトレジストのベーキング方法を提供することを目的とする。

(問題点を解決するための手段)

本発明に係るフォトレジストのペーキング方法

この操作をステージ4まで繰り返すことにより、 4段階に分けてフォトレジストのベーキングを行 うようになっている。

次に上述のように構成されたホットプレート・オーブンを用いて本実施例によるフォトレジストのベーキング方法を説明する。なお本実施例においてベークすべき試料は次のようにして作製した。すなわち、まず予め表面にSiOzが形成されたシリコンウエハー5の表面に市販のポジ形フォトレジストの一種であるONPR830(東京応化製)を厚さ約1μm 望布し、次いで所定の前処理を経てフォトレジストの7ま、現像を行うことにより、幅5μmのラインアンドスペースパターンを形成した。

まず図面のステージ1, 2の温度をいずれも
110でに設定し、ステージ3, 4の温度をいず
れも120でに設定した状態で、上述のようにし
て作製された試料ウェハー5をウォーキングピー
ム6, 7により図面に示すようにステージ1上に
遠送する。この状態で90秒間ウェハー5のベー

は、段階的に温度を高くしてフォトレジストを加 然するようにしている。

(実施例)

以下本発明に係るフォトレジストのベーキング 方法の一実施例を図面に基づいて説明する。

まず本実施例によるフォトレジストのベーキング方法を実施するために用いるホットプレート・オーブンにつき説明する。

クを行う。すなわち、ステージ1において110 でで90秒間ウエハー5のベークを行う。次にウ ォーキングビーム6、7によりウエハー5をステージ1からステージ2に殴送し、このステージ2に において110でで90秒間ベークを行う。次い で上述と同様にしてウエハー5をステージ3に ステージ3に搬送し、このステージ3において 120でで90秒間ベークを行う。次にウエハー 5をステージ3からステージ4に搬送した後、こ のステージ4において120でで90秒間ベークを を行ってウエハー5のポストベークを終了する。

上述のようにしてポストベークを行ったウエハーと従来のホットプレート・オーブンによるベーキング方法により120℃でベークしたウエハーとについてベーク後のフォトレジストの形状を調べた所、従来のベーキング方法では120℃のベークによってフォトレジストの形状が大きく変化したのに対して、上述の実施例によるベーキング方法では最高のベーク温度が120℃であるにもかかわらず、ベークによるフォトレジストの形状

BEST AVAILABLE COPY

これらの実験結果により、上述の実施例によるベーキングによりフォトレジストの耐熱性が向上したことがわかるが、このようにフォトレジストの耐熱性が向上する理由は次のように説明することができる。すなわち、上述のONPR830等のポジ形フォトレジストはナフトキノンジアジド(感光剤)とフェノール樹脂その他で構成されて

また上述の実施例によるベーキング方法においてはステージ3.4で120℃のベークを行っても既述のようにフォトレジストの変形が小さいが、これはステージ1.2における110℃ベークによって上述の(A)式及び(B)式または(C)式で示される付加反応が進み、分子量が大きくなってある程度耐熱性が向上した後にステージ3.4における120℃ベークを行っているためであると考えられる。

このように、上述の実施例によれば、ステージ 1.2でまず 1 1 0 でベークを行い、次いでステージ 3.4 で 1 2 0 でベークを行っているので、フォトレジストの形状変化をあまり生じさせることなくフォトレジストの耐熱性を向上させることができ、従ってこのフォトレジストをマスクとしてドライエッチングを行う時にフォトレジストの表面荒れが生ずるのを防止することが可能である。

以上本発明を実施例につき説明したが、本発明 は上述の実施例に限定されるものではなく、本発 明の技術的思想に基づく種々の変形が可能である。 いるため、ステージ1、2における110でベークにより次の(A) 式で示されるようにナフトキノンジアジド(分解温度は約100℃)がケテンに無分解し、さらにこのケテンが次の(B) 式で示されるようにフェノール樹脂に付加する。さらにステージ3、4における120℃ベークにより上述の付加反応が進んで分子量が増大し、この結

特開町61-201426 (3)

果フォトレジストが高い耐熱性を示すようになる と考えられる。なお次の(C) 式で示されるよう に、ナフトキノンジアジドがフェノール樹脂に直 接付加することも考えられる。 O

例えば、上述の実施例においては、ステージ 1 . 2 における 1 1 0 ででのベークとステージ 3 . 4 における 1 2 0 ででのベークとの 2 段階に分ける 1 2 0 ででのベークとの 2 段階に分ける 2 ででのベークとの 5 では異なる温度でベーク することも可能である。例えば、ステージ 1 ~ 4 の各では、ステージ 1 ~ 4 の各でのように温度 2 で 3 といてきる。なおベークの最低温度 い、 4 段階に分けてフォトレジストのベークを 行うことができる。なおベークの最低温度 しい・

また上述の実施例においては、フォトレジストとしてONPR830を用いた場合につき説明したが、他の種類のポジ形フォトレジスト、例えばOSPR800(東京応化製)、HPR1182(フジハント製)にも本発明を適用することができることは勿論である。この場合、上述のOSPR800は耐熱温度が120~130℃であるので、例えばまず120℃でベークを行い、次いで130℃でベークを行えばよい。またHPR11

REST AVAILABLE COPY

特開昭61-201426 (4)

8 2 は耐熱温度が100~110 でであるので、 例えばまず100 ででベークを行い、次いで110 ででベークを行えばよい。

(発明の効果)

本発明に係るフォトレジストのベーキング方法によれば、段階的に温度を高くしてフォトレジストを加熱するようにしているので、フォトレジストを変形させることなく耐熱性を向上させることができる。

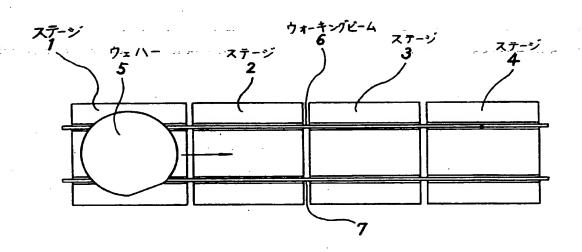
4. 図面の簡単な説明

図面は本発明の一実施例によるフォトレジスト のペーキング方法を実施するために用いるホット プレート・オープンの要部を示す平面図である。

なお図面に用いた符号において、

6.7 -----ウォーキングピーム

である。



本発明の実施例に用いるホットプレート・オーブンの要部を示す平面图